

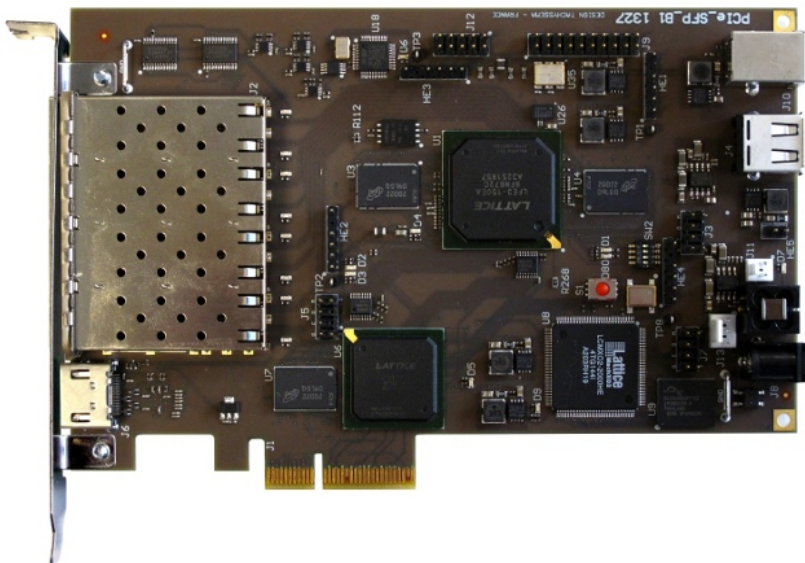
Le nouveau Multi Grabber/Dispatcher SFP sur port PCIe x4 ...

administrateur, jeudi 19 mai 2011 - 23:33:45

La carte entr ée/sortie SFP PCIe4 est compatible avec le format PCIe Gen1 x4. Elle est donc tout à fait adapt ée à un environnement Linux ou Windows.-4x 3G SDI

Entr ée/Sortie

- 4 Entr ées et/ou Sorties format SFP
- Frame Grabber SDI x4
- Dispatcher SDI x4
- Gbit ethernet link x4
- telecommunication network monitoring and smart switch applications
- 4x 3.125Gb/s Input/Output high speed optical links
- high speed data transfers
- CPRI digital radio data interface compliant
- medical image processing
- security & surveillance imaging
- Detection & recognition processing
- high speed field busses
- Mixed output or input proprietary applications
- Stand alone application (optional external power supply)



-PCIe Gen 1 x4 Port

- Dual ECP3 FPGA Board
- 3x 2Gb DDR3
- 4x input and 4x output 3.125 GHz SFP links
- 1x 1080p single link HDMI output

La carte entrée/sortie SFP PCIe4 est compatible avec le format PCIe Gen1 x4. Elle est donc tout à fait adaptée à un environnement Linux ou Windows.

Le temps de boot de l'ECP3-17 est garanti à moins de 100ms grâce à l'utilisation d'un XO2 dédié au chargement rapide.

4 Entrées/Sorties SerDes de l'ECP3-70/95/150 sont routées vers les 4 cages SFP et 4 autres vers la sortie HDMI 1080p.

Chaque cage SFP peut recevoir une large gamme de modules différents:



PCIe Interface FPGA	
FPGA	ECP3-17
DDR3	1x 2Gb 800MHz
Boot time	Less than 100ms (PCIe requirement)
Processing & IOs management FPGA	
FPGA	ECP3-150 (70/95 option)
DDR3	2x 2Gb 800MHz
BOOT Type	Dual serial boot
SerDes	4x I/O SFP, 1x HDMI out
STM32	
Processor	STM32F103C8T6 ARM Cortex M3
USB	USB Full Speed Device Port
Embedded Memory	128KB Flash-20KB SRAM
External EEPROM	1 Kb + T°C + SN
IOs port	I2C-SPI-UART-USB
Power Supply	
On Board Supply Regulation	1.2, 1.5, 3.3 & 5V
Normal Power	Powered by PCIe
Optional Power	External 12V Power connector

- 3G SDI I/O module
- Single link HDMI output module
- High speed optical I/O module
- Gigabit Ethernet or 10/100 Ethernet module

Caract éristiques

- Lattice ECP3-70/95/150 for processing and external IOs shaping. This FPGA is associated to 2x 2Gb DDR3 memories
- 4x PCI Express Gen1 connector interfaced by an ECP3-17 with 2Gb DDR3 memory
- High speed XO2 based parallel boot architecture
- 4x SFP ports
- 1x 1080p single link HDMI output
- STM32 ARM micro controller
- 64+16 bits inter-FPGA bus
- 1x USB Full Speed Device port
- 1 Kb EEPROM, 12 bit temperature sensor, 64 bit unique serial number
- Power management
- External optional power for stand alone application
- I2C communication link for the 2x FPGA and the STM32
- Several UART for debug or low BW exchange
- External SPI port
- Size 167,5 x 111mm PCI Express Short Card form factor compatible

[Data Sheet](#)